JP 404091443 A MAR 1992

(54) MANUFACTURE OF SEMICONDUCTOR DEVICE

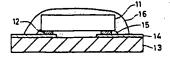
(11) 4-91443 (A)

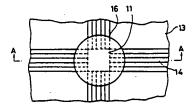
(43) 24.3.1992 (19) JP

- (21) Appl. No. 2-204541 (22) 1.8.1990 (71) TOSHIBA CORP (72) MIKI MORI(4)
- (51) Int. Cls. H01L21/56

PERPOSE: To obtain a semiconductor device having excellent thermal impact resistance and moisture resistance by providing steps of sealing a bump with first resin composition, and covering the first composition with second resin composition containing solvent while holding a state connected to an insulating

CONSTITUTION: A method of manufacturing a semiconductor device having an insulating board 13, a semiconductor element 11 face down-connected to wirings 14 formed on the board 13 through a bump 12, and resin composition 15 for sealing the bump 12, has steps of sealing the bump 12 with the composition 15, and covering the composition 15 with second resin composition 16 containing solvent while holding a state connected to the board 13. For example, a gap between the element 11 and the board 13 is immersed with epoxy resin 15 containing no solvent as first resin composition in a semicured state. Then, phenol curable epoxy resin 16 is used as the second composition, and the resins 15, 16 are, after the resin 15 is so covered as not to be exposed, simultaneously primarily cured.





THIS PAGE BLANK (USPTO)

⑩日本国特許庁(JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A) 平4-91443

®Int. Cl. 5

庁内整理番号

❸公開 平成4年(1992)3月24日

H 01 L 21/56

R 6412-4M

審査請求 未請求 請求項の数 1 (全7頁)

半導体装置の製造方法 図発明の名称

> ②特 顧 平2-204541

識別記号

願 平2(1990)8月1日 22出

@発明者 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 森 研究所内

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 之 @発 明 斉 雅

研究所内

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 カオ・ミン・タイ 個発 明

研究所内

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 70発 明 次雄

研究所内

株式会社東芝 神奈川県川崎市幸区堀川町72番地 の出 願 人

弁理士 鈴江 武彦 外3名 00代 理 人

最終頁に続く

1. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

絶録基板と、この絶録基板に形成された配線 にバンプを介してフェイスダウンに接続された半 導体案子と、前記パンプを封止する樹脂組成物と を有する半導体装置の製造方法において、第1の 樹脂組成物で前記バンプを封止する工程と、前記 絶録基板に接合した状態を保ちつつ前記第1の樹 脂組成物を溶剤を含む第2の樹脂組成物で置う工 程とを有することを特徴とする半導体装置の製造 方法。

3. 発明の詳細な発明

[発明の目的]

(産業上の利用分野)

本発明は、絶殺基板と半導体素子とがフリッ プチップ方式で接続された半導体装置の製造方法 に関する。

(従来の技術)

近年、半導体集積回路技術の進歩により、蟾 子数が100を越える半導体素子やパッドピッチ が100μm以下の半導体素子が出現してきてい る。それに伴い半導体素子の実装密度を高めるた めに、組立て時に電極の数に依存せず、一度にポ ンディングが可能でチップの実装が極めて小容積 にできる、フリップチップ方式、ピームリード方 式,テープキャリヤ方式等のワイアレスポンディ ングが注目されている。特にフリップチップ方式 は他の方式のものよりポンディング強度が強く、 信頼性が高いので期待されている。

第5図にはフリップチップ方式を用いた従来の 半導体装置の一例が示されている。

半導体素子1にはPb-Sn等の半田パンプ2 が形成されている。そしてパンプ2と、絶縁基板 3に設けられた配線4とが相対向して接合してい る。このように構成された半導体装置では、半導 体素子1と絶縁基板3との接合部であるパンプ2 の接点柔軟度が低く、半導体素子1と絶縁基板3

特開平 4-91443(2)

との 熱 膨 張 係 数 の 不 一 致 か ら バ ン ブ 2 に 熱 歪 み が 生 じ 易 い の で 接 合 不 良 が 発生 し た り 、 最 悪 の 場 合 に は 疲 労 破 壊 す る と い う 問 題 が あ っ た 。

そこで、第6図に示すように絶縁基板3と半導体素子1との間の隙間に保護用の樹脂5を充填してパンプ2を補強する半導体装置が考え出された。このような半導体装置では、絶縁基板3と半導体素子1との間の隙間が狭いので、樹脂5を隙間に充填するために、樹脂5の粘度を低くする必要があった。

粘度を低くするには樹脂5の充填剤の含有量を 減らせばよい。しかしながあらこの充填剤の含有量を がはいかしながあらこの充填が材の含有量を がはった結果、樹脂5と絶縁基板3との熱膨脹係数 を対しなが、熱ストレスに弱くなり、熱尿係性が、 が大きくなり、熱ストレスに弱くなりが、 が大きくなり、熱ストレスに弱くないがが、 でする。たとえば、多量に熱衝撃が、 でする。は、多量に熱衝撃が、 でいるという結果を招いた。また、熱衝撃試験でパンプ2に角型

脂と絶録基板及び半導体素子とのそれぞれの熱態 張係数の差が大きいので熱ストレスに弱く、亀裂 が生じ易くなり、信頼性が低下するという問題が あった。また、溶剤が混合した樹脂でパンプを封 止した半導体装置もあったが、このような半導体 装置では溶剤が揮発する際に生じる発砲による断 様や、樹脂内に残ったポイドに起因する水分没入 により信頼性が低下するという問題があった。

本発明は、上記事情を考慮してなされたもので、その目的とするところは、耐熱衝撃性、耐湿性に優れた半導体装置の製造方法を提供することにあ

「発明の構成]

(課題を解決するための手段)

上記の目的を達成するために、本発明の半導体装置の製造方法は、絶縁甚板と、この絶縁基板に形成された配線にバンプを介してフェイスダウンに接続された半導体業子と、前記バンプを封止する樹脂組成物とを有する半導体装置の製造方法において、第1の樹脂組成物で前記バンプを封止

が入らない程度の量の樹脂5を用いてパンプ2を 封止した半導体装置では、封止性が悪くなり信頼 性が低下する。たとえば、高温高温試験を行った ところ、樹脂5内に水分が容易に浸入した。

また、樹脂5に溶剤を混合しても粘度を低低脂5に溶剤を混合してももようなができる。しかしながらこのようと半導化は脂5なで、絶縁基板3と半導化すると、絶縁基板5が硬化はが発生したが発発したが発発をは溶剤が完全に乗り接続生したがイドが完全に消滅せず、、 表質を使用したが、 完全に消滅せず、 表質の信頼性が低下する信頼性があった。

(発明が解決しようとする課題)

上述の如くバンブを樹脂で封止するには、樹脂の粘度を下げる必要があった。そのために充填剤の含有量が少ない樹脂でバンブを封止した半導体装置があったが、このような半導体装置では樹

- 4 -

する工程と、前記絶縁基板に接合に保ちつつ前記 第1の樹脂組成物を溶剤を含む第2の樹脂組成物 で覆う工程とを有することを特徴とする。

(作用)

本発明によれば、、は対してでは、いかの物では、いかの物では、いかの物では、いかの物では、いかの物では、いかの物では、いかの物では、いかの物では、いかののでは、いかののでは、いかのでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかののでは、いかのでは、

(実施例)

以下、図面を参照しながら実施例を説明をす

δ.

第1 図は本発明の第1 の実施例に係る半導体装置の断面図を示し、第2 図は同半導体装置の平面図を示している。なお、第1 図は第2 図の半導体装置のA - A 線に沿った断面図である。

これを製造工程に従い説明すると、最初、半導体素子11の電極、すなわちアルミボンディングパッド上に、銅パンプをコアとし、電気メッキにより半田パンプ12を形成する。次に、厚さ1mm程度の無アルカリガラスからなる絶縁基板13上に、ITO (Indium Tin Oxide),クロム、金をそれぞれ厚さ1000歳,1000歳, 2000歳程度に蒸着し、この金属積層膜をパターニングして配線14を形成する。

次に、パンプ12と配線14との位置合わせを行い、半導体素子11と絶縁基板13とをフェイスダウンで接合する。このときの位置合わせの方法として、半導体業子11と絶縁基板13とにそれぞれ位置合わせ用のマークを設け、対応するマーク同士を一致させることにより位置合わせして

- 7 -

状態にし、このエポキシ樹脂15をフェノール硬化エポキシ樹脂16で覆い、両エポキシ樹脂15. 16を同時に硬化する方法を採用したのは、この方法が最もエポキシ樹脂15.16間の密着性が良くなるからである。

上述したフェノール硬化エポキシ樹脂16として第1数に示したものが使用できる。例えば、住友化学社製の多官能エポキシ樹脂(ESXー221)、昭和高分子社製のフェノール樹脂(BRG-556)、東芝セラミック社製のシリカ充填材、UCC社製のシランカップリン剤、三菱化成社製のカーボンブラック、四国化成社製のイミダソール系触媒、一般市販の酢酸セロソルプ、トルエン、MEKをそれぞれ13、2、6、0、80、0、0、5、0、3、0、1、6、0、6、0、6、0、6、0 血量部で組成したもの用いる。

もよい。

次に、半導体素子11と絶縁基板13との間の隙間に、第1の樹脂組成物として例えば、溶剤を含まないエポキシ樹脂15を含没する。そして、エポキシ樹脂15が半導体素子11と絶縁基板13との間の隙間を埋めてバンブ12を封止したら、所定の硬化条件よりも緩やかな条件でエポキシ樹脂15を硬化させ半硬化状態に保つ。

次に第2の樹脂組成物としてフェノール硬化工ポキシ樹脂16を用いて、エポキシ樹脂15が露出しないように覆う。このとき第1図、第2図に示すように、フェノール硬化エポキシ樹脂16が半導体素子11を保護すると共に、フェノール硬化エポキシ樹脂16と半導体素子11及び絶縁基板13との接続を強固なものとする。

この後、エポキシ樹脂15、16を同時に本硬化して半導体業子11及び絶縁基板13との接合が完成する。ここで、エポキシ樹脂15を半硬化

- 8 -

(m)							
	1	-	_	8.0	一般市販		MEK
	-	-	-	0.8	一般市販		トルエン
=	18.0	18.0	18.0	0.8	一般市販		酢酸セロソルブ
0	0.1	0.1	0.1	0.1	四国化成	,	イミダゾール系触媒
•	0.8	0.8	0.8	0.8	三菱化成		カーボンブラック
٩	0.5	0.5	0.5	0.5	ncc		シランカップリング剤
8	80.0	80.0	80.0	80.0	東芝セラミック		シリカ充填材
1	2.4	ı	1	•	住友化学	語 (ESCN-195)	クレゾールノボラック樹脂 (ESCW-195) 住友化学
=	5.9	6.0	1	1	旭化成工業	(AER-755T) 旭化成工業	難燃化エポキシ樹脂
e.	5.8	6.0	8.4	Ŀ	三井東圧	(XL-225L)	フェノール樹脂
1	١	-	'	8.0	昭和高分子	(BRG-558)	フェノール樹脂
	6.4	7.2	10.8	18.2	住友化学	(ESX-221)	理解に ホホエ 期 温 多

-. 9 -

特開平 4-91443(4)

このようにして製造された半導体装置では、バ ンプ12を封止したエポキシ樹脂15がフェノー ル硬化エポキシ部脂16により覆われているので、 エポキシ樹脂15とパンプ12の界面から浸入す る水分等を防止できる。また、エポキシ樹脂16 は溶剤を含むので傾斜材料の役割を果たすため、 エポキシ樹脂16中の組成物に浮沈が生じ、硬化 する際に比重の重い充填剤が沈降し、絶録基板 13とエポキシ樹脂16との接合面近傍で充填剤 の適度が高くなる。その鉄果、鉄段基板13とエ ポキシ樹脂16との接合面に水分等が入し難くな り、耐湿性が向しする。また充填剤と無疑基板 13との熱膨張係数の差は小さいため、絶縁基板 13に接合するエポキシ樹脂16の熱膨張係数が 絶縁基板13のそれに近付き、剥離や亀裂が生じ 難くなり、耐熱衝撃性が向上する。またエポキシ 樹脂16に含まれる溶剤により、僅かであるが、 エポキシ樹脂15が溶かされ、溶着が生じ、エポ キシ樹脂15とエポキシ樹脂16との密着強度が 強くなり信頼性が向上する。

- 11 -

この実施例が先に説明した実施例と異なる点は、フェノール硬化エポキシ樹脂16aが半導体業子11の裏面を覆わないで、溶剤を含まないエポキシ樹脂15を封止したことにある。このようにして製造された半導体装置では、半導体業子11がエポキシ樹脂16aにより保護されず露出するが、耐環境試験の結果は第1の実施例のそれと較べても遅色なく、信頼性が向上したのを確認した。

第4図に本発明の第3の実施例に係る半導体装置の断面図を示す。なお、第1図と同一部分には同一符号を付して詳しい説明は省略する。

この実施例が第1、第2の実施例と異なる点は、 半導体素子11と絶縁基板13との間の隙間をエポキシ樹脂15で完全に埋めていないことにある。 すなわちエポキシ樹脂15aは、バンブ12を封止するのに必要な部分だけ半導体素子11と絶縁 基板13との間の隙間を埋めている。

この実施例では、中央部分に空気が存在しているが、これにより信頼性が損なわれることはなく、 先の実施例と同様の効果が得られた。 本実施例のように、バンプ12を辞剤を含まない第1の樹脂組成物で封止し、更にこの第1の樹脂組成物で接近し、更にこの第1の樹脂組成物を溶剤を含む第2の樹脂組成物で覆うことで、耐湿性、耐熱衝撃性が改善され、信頼性の高い半導体装置を得ることができる。

第3図には本発明の第2の実施例に係る半導体 装置の断面図が示されている。なお、第1図と同一部分には同一符号を付して詳しい説明は省略す

- 12

本発明者等は、第1図、第3図、第4図に示される構成の半導体装置と、第6図に示される構成の半導体装置との耐環境性を実際の装置を用いて調べてみた。

-40~100℃で1サイクル各30分の熱衝撃試験を行ったところ、第1図、第3図、第4図に示される構成の半導体装置の600サイクル後におけるそれぞれのパンプ接合部分の抵抗は約1Ω以下であったが、第6図に示される構成の半導体装置では300サイクルを経過しないうちに、樹脂5に亀裂が入り接続が取れなくなる部分が生じた。

また、70℃、90% R. H. の高温高湿放置試験を行ったところ、第1図、第3図、第4図に示される構成の半導体装置の1000H後におけるそれぞれのバンブ接合部分の抵抗は、約1Ω以下で安定であったが、第6図に示される構成の半導体装置では、600Hでバンブ接合部分に不良が生

なお、本発明は上述した実施例に限定されるも

.. - 14 -

特閣平 4-91443(5)

また、上記実施例では半導体素子11と絶縁基板13とをパンプ12を介して接合させた後に、エポキシ樹脂15でパンプ12を封止したが、予め絶縁基板13上にエポキシ樹脂15をポッティングして、半導体素子11と絶縁基板13とを接

- 15 -

コアの金属では、 2 を 2 を 3 を 3 ではなり、 2 を 5 を 5 では気が、 2 を 5 を 5 では気が、 2 を 6 を 5 では気が、 2 を 7 では気が、 2 を 7 では気が、 2 を 8 では、 2 を 8 では、 3 では、 4 では、 4 では、 5 では

[発明の効果]

本発明によれば、樹脂に水分が没入するのを防止でき耐湿性が改善される。また、絶縁基板と樹脂との接合面での無膨脹率の差が小さくなるので耐熱衝撃性も改善される。その結果、耐環境性が向上し、信頼性の高い半導体装置を得ることが

合してもよい。 この場合、配線14とパンプとは 絶縁性接着剤を介して接続用材料で構成されたパン プを用いる必要がなくなるので、金、銅等のパン プ材料を用いることが可能となる。また、第1の 樹脂組成物としてエポキシ系樹脂等の樹脂を用 たアクリル系樹脂、シリコン系樹脂等の樹脂を用 いても同様の効果が得られるのは勿論のことである。

また、無アルカリガラス以外の絶縁甚板13の材料として、セラミック、ガラスエポキシ、金属コア、ポリイミドまたは紙フェノール等を用いてもよい。また、ITO、クロム、金の積層膜以外の配線14の材料としては、ニッケル、銅、チタン、ITO、クロム、アルミニウム、モリブデン、タンタル、タングステン、金、銀、パラジュウムあるいはこれら配線材料を複数組合わせたものを用いてもよい。

なお、上記実施例では銅パンプをコアとし、電 気メッキを用いて半田パンプ12を形成したが、

- 16 -

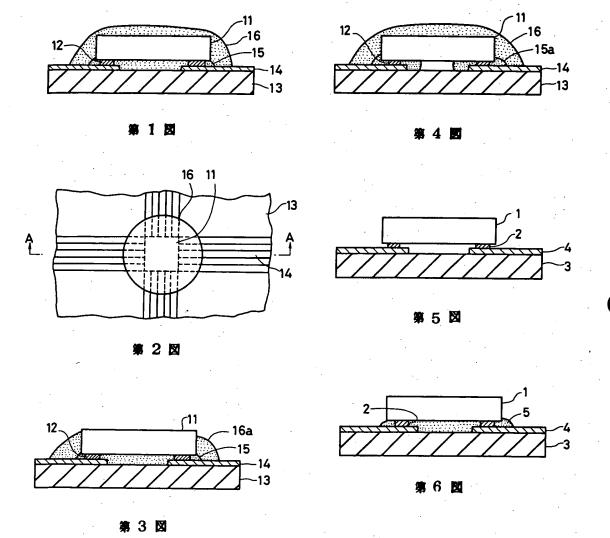
できる。

4. 図面の簡単な説明

第1図は本発明の第1の実施例に係る半導体装置の断面図、第2図は同半導体装置の平面図、第3図は本発明の第2の実施例に係る半導体装置の 断面図、第4図は本発明の第3の実施例に係る半 導体装置の断面図、第5,第6図は従来の半導体 装置の断面図である。

11…半導体素子、12…パンプ、13…絶縁 基板、14…配線、15,15a…エポキシ樹脂、 16,16a…フェノール硬化エポキシ樹脂。

出願人代理人 弁理士 鈴 江 武 彦



第1頁の続き ⑫発 明 者 東

道 也 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝総合 研究所内 THIS PAGE BLANK (USPTO)

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
□ OTHER:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)